



**Relatório - Projeto I**

História dos Microprocessadores AMD

|  |  |
| --- | --- |
| **Turma 1B** – **Grupo 6**  1241889 – Joaquim Silva  1232327 – Rui Maia  1241622 – Peter Oliveira  1241672 – Hassen Oliveira | **Docente/Orientador**  Pedro Vasconcelos, VAS  **Unidade Curricular**  Laboratório Projeto I  Projeto I |

**Data: 12/2024**

# **Resumo**

O projeto "História dos Microprocessadores AMD" visa documentar a evolução dos processadores desenvolvidos pela **AMD**, desde a sua fundação em 1969 até os avanços mais recentes com a arquitetura **Zen**. O objetivo principal é apresentar de forma clara e interativa os marcos tecnológicos que marcaram o desenvolvimento da empresa, destacando as inovações, como o uso de múltiplos núcleos, overclocking e eficiência energética, que redefiniram o mercado de **CPUs**.

O projeto inclui uma linha do tempo interativa, análises técnicas das principais arquiteturas (como **K7**, **K8**, **Bulldozer**, e **Zen**), e uma análise detalhada do impacto da AMD no mercado de desktops, servidores e laptops. Também são feitas comparações históricas de desempenho e custo-benefício com seus principais concorrentes, como **Intel** e **NVIDIA**.

Utilizando tecnologias simples como **HTML** e **CSS**, o projeto é acessível e fácil de navegar, oferecendo aos usuários uma compreensão abrangente do papel da AMD na indústria de tecnologia. O projeto também aborda a visão futura da empresa, com ênfase nas tendências e inovações previstas para os próximos processadores.

# **Palavras-chave**

AMD; Processadores; História da AMD; Arquitetura Zen; CPUs; Tecnologia; Inovação; Evolução dos processadores; Multithreading; Arquiteturas; K5; K6; K7, Desempenho de CPUs; Desenvolvimento de processadores; Concorrência Intel; Eficiência energética; Overclocking; Linha do tempo interativa; Mercado de CPUs; Comparações de desempenho; Futuro dos processadores; Tecnologias de computação; Computação de alto desempenho.

# **Índice**

[**Resumo** II](#_Toc185181196)

[**Palavras-chave** II](#_Toc185181197)

[**Índice** III](#_Toc185181198)

[**1.** **Introdução** 1](#_Toc185181199)

[**2.** **Decisões tomadas ao longo do projeto** 2](#_Toc185181200)

[**2.1** **Sistema de Controlo de Versões** 3](#_Toc185181201)

[**2.2** **Tecnologias utilizadas** 4](#_Toc185181202)

[**2.3** **Estrutura do projeto** 5](#_Toc185181203)

[**2.4** **Design Visual** 6](#_Toc185181204)

[**2.5** **Estrutura do projeto** 7](#_Toc185181205)

[**Conclusão** 8](#_Toc185181206)

# **Introdução**

# **Decisões tomadas ao longo do projeto**

# **Sistema de Controlo de Versões**

# **Tecnologias utilizadas**

# **Estrutura do projeto**

# **Design Visual**

# **Estrutura do projeto**

# **Conclusão**